

APX-36124Aに対応した FPGA開発キット

A_{AIP}

FDK-3600

■ 製品の特長

「FDK-3600」は「APX-36124A」のFPGA画像処理開発用のFPGA開発キットです。
お客さまの画像処理機能をFPGAに搭載するための開発環境として「FPGAプロジェクト」、「サンプルソース」、「各種ドキュメント」、「レジスタアクセスツール」等をご提供いたします。

■ FDK-3600のパッケージ構成

◆ ツール

レジスタアクセス、メモリダンプツールを用意しています。
画像の確認については「SDK-AcapLib2」に同梱されている「AIP Tool」を使用します。

◆ プロジェクト

用途によって、サンプルデザインを2種類用意しています。

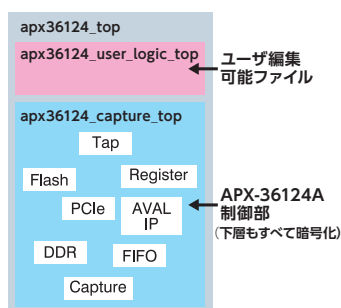
- ◎Sample01：DDR4 I/F と Register I/Fの制御
- ◎Sample02：AVALIP BUS Switchを使用

◆ ドキュメント

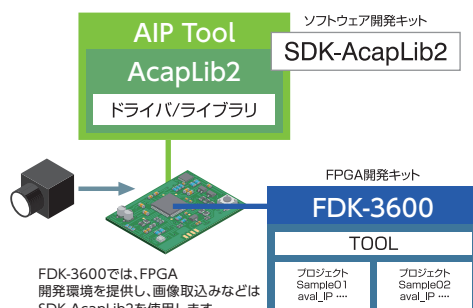
設計手順、注意事項などを記載したドキュメント

■ FDK-3600開発環境

FPGAのデザイン構成



FPGA処理の開発と取込ソフトウェア開発

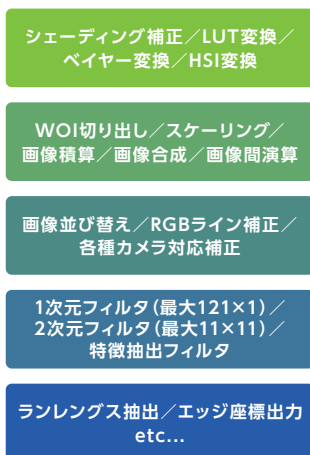


- ◆ 暗号化されたソースをコンパイルする為に弊社発行のライセンスが必要です。
- ◆ HOST→APX-36124AのDMAは未対応となります。
- ◆ USB-Blasterはユーザー様にてご用意下さい。

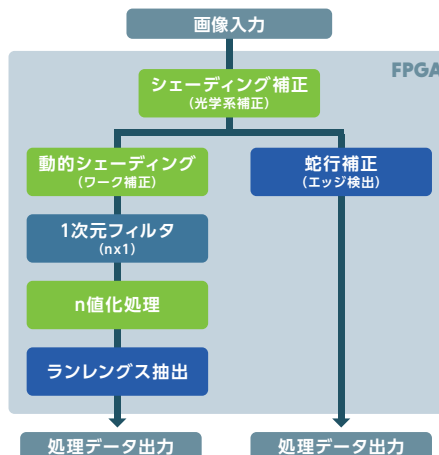
■ FPGA処理例

FPGAには右記のように様々な処理を組み合わせることでお客様の目的の処理を搭載することが可能になります。

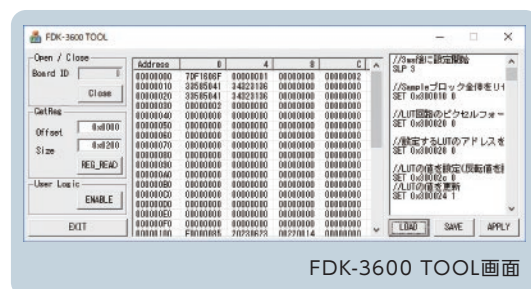
主なFPGA処理



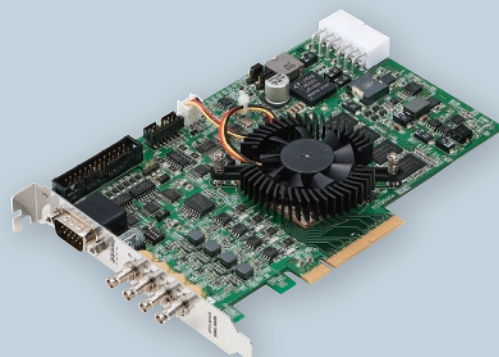
ラインセンサ入力処理モデル



エリア入力処理モデル



APX-36124A



FPGA	Kintex US+ *1)
CoaxPress	CXP-12Quad x 1ch CXP-12Dual x 1ch CXP-12Single x 1ch
PoCXP	対応
搭載メモリ	DDR4 2GB
使用スロット数	1
PCI Express	Gen3 x8

*1) APX-36124の制御部分もロジックを使用していますので、画像処理で全てのロジックを使用できるわけではありません。