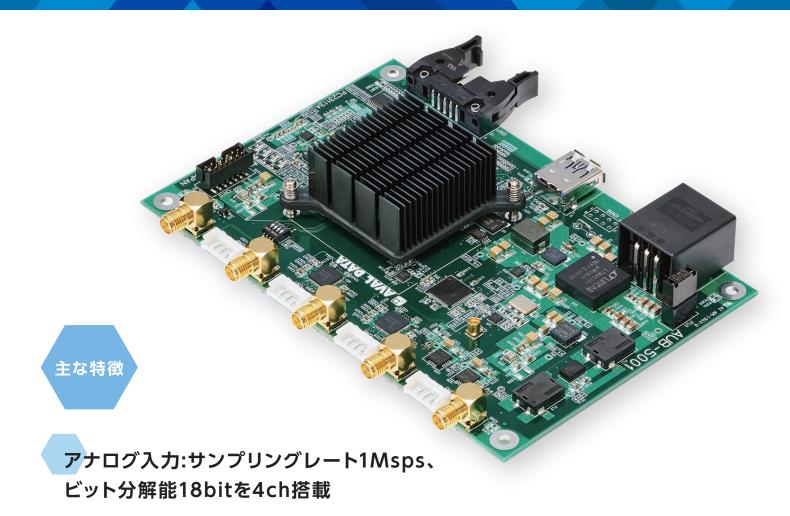


**Under Development** 

AUB-5001

## 4ch USB Analog-to-Digital Converter



入力には2つの系統があり、高速センサとの接続 (SMA)コネクタが4ch、低速センサとの接続 (ヘッダピン)が4chそれぞれ実装され、 低速センサ用コネクタには+5V電源供給ピンあり

※低速センサと高速センサは互いに排他



%インピーダンスは50Ω/1MΩ( $\pm 2.5$ Vのみ50Ω)





## □製品概要

サンプリングレート	1MHz
ビット分解能	18bit
入力カップリング	DCカップリング
入力インピーダンス	50Ω / 1ΜΩ
入力レンジ	±10V / ±5V / ±2.5V 50Ω時は±2.5Vのみ
入力数	4ch
周波数特性	376kHz -3dB
外部トリガ入力	チャンネル数1
外部クロック入力	100MHz
汎用ポートDIO	DI: 4ch DO: 4ch
AO	各チャンネル数2 (±4V出力)
システムbus	USB3.0
メモリ	DDR4-2400 2GB
FPGA	XCAU25P-2FFVB676I (AMD Artix US+)
外形寸法(突起物を含まず)	150mm x 100mm



お問い合わせは 海老名オフィスまで

神奈川県海老名市めぐみ町2番2号 VINA GARDENS OFFICE 14階 当社は品質システムIOS9001、環境システムISO14001の認証を取得しています。 046-240-6944 FAX 046-240-6945 MAIL sales@avaldata.co.jp URL https://avaldata.co.jp



JPX

STANDARD